

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 02-267195

(43)Date of publication of application : 31.10.1990

(51)Int.Cl. C30B 29/06
C30B 33/00
H01L 21/208

(21)Application number :	01-086505	(71)Applicant :	NIPPON STEEL CORP NITTETSU DENSHI KK
(22)Date of filing :	05.04.1989	(72)Inventor :	TACHIMORI OJI SAKON TADASHI KANEKO TAKAYUKI

(54) SILICON SINGLE CRYSTAL EXCELLENT IN WITHSTAND VOLTAGE CHARACTERISTIC OF OXIDE FILM AND PRODUCTION THEREOF

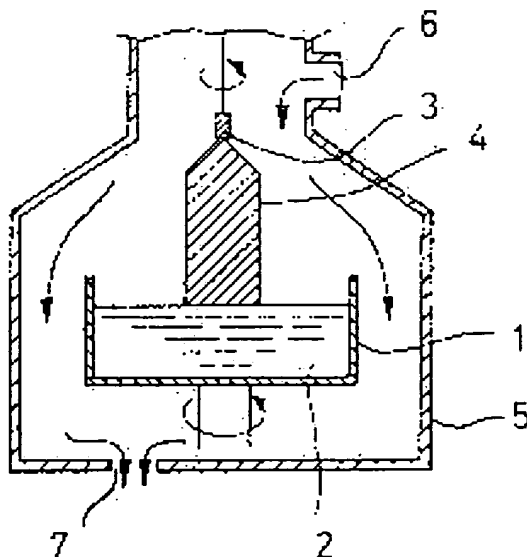
(57)Abstract:

PURPOSE: To enable obtaining of a single crystal wafer excellent in withstand voltage resistance characteristics of an oxide film by specifying the crystal growth rate in production of the single crystal by the Czochralski method.

CONSTITUTION: A single crystal rod 4 is pulled up from a raw material melt contained in a crucible 1 and a silicon single crystal is grown in the solid-liquid interface. In the process, the crystal pulling up rate is set at $\leq 0.8\text{mm/min}$.

The produced single crystal wafer has $\geq 100\text{mm}$ diameter. Thereby, the resultant silicon single crystal is characterized in that the ratio of the number of diodes exhibiting the average electrical field of $\geq 8.0\text{MV/cm}$ applied to an oxide film at a current density of $1\mu\text{A/cm}^2$ flowing through the oxide film is $\geq 60\%$ per wafer when many metal oxide

superconductor(MOS) diodes having two-layer gate electrodes of 5mm diameter having an upper layer composed of Al and a lower layer composed of doped polycrystal Si are mounted on the Si single crystal and a DC current of polarity in which many carriers are



implanted from the substrate Si is applied to the diodes to evaluate the withstand voltage of the oxide film formed on the wafer by a voltage ramping method.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

⑫ 公開特許公報(A) 平2-267195

⑤ Int. Cl.⁵

識別記号

庁内整理番号

③ 公開 平成2年(1990)10月31日

C 30 B 29/06

8518-4G

33/00

8518-4G

H 01 L 21/208

P

7630-5F

審査請求 未請求 請求項の数 2 (全7頁)

④ 発明の名称 酸化膜耐圧特性の優れたシリコン単結晶及びその製造方法

⑥ 特 願 平1-86505

⑦ 出 願 平1(1989)4月5日

⑦ 発 明 者 日 月 應 治 山口県光市大字島田3434番地 新日本製鐵株式会社光製鐵所内

⑦ 発 明 者 佐 近 正 山口県光市大字島田3434番地 新日本製鐵株式会社光製鐵所内

⑦ 発 明 者 金 子 高 之 山口県光市大字島田3434番地 ニッテツ電子株式会社光工場内

⑦ 出 願 人 新日本製鐵株式会社 東京都千代田区大手町2丁目6番3号

⑦ 出 願 人 ニッテツ電子株式会社 東京都千代田区大手町2丁目7番1号

⑦ 代 理 人 弁理士 八 田 幹 雄 外1名

明 細 書

1. 発明の名称

酸化膜耐圧特性の優れたシリコン単結晶
及びその製造方法

2. 特許請求の範囲

(1) チョクラスキー法により製造された直径100mm以上のシリコン単結晶ウェハであって、上層がアルミニウム、下層がドーブされた多結晶シリコンからなる直径5mmの2層ゲート電極を有する多数個のMOSダイオードを該シリコン単結晶ウェハ上に実装し、基板シリコンから多数キャリアが注入される極性の直流電圧を各MOSダイオードに印加して電圧ランピング法により前記ウェハの酸化膜耐圧を評価した場合において、酸化膜を通して流れる電流密度が $1\mu\text{A}/\text{cm}^2$ の時の該酸化膜にかかる平均電界が $8.0\text{MV}/\text{cm}$ 以上を示すMOSダイオードの個数の割合が1ウェハにつき60%以上であることを特徴とする酸化膜耐圧特性の優れたシリコン単結晶。

(2) チョクラスキー法により直径100mm以

上のシリコン単結晶を製造する方法において、結晶成長速度を $0.8\text{mm}/\text{min}$ 以下とすることを特徴とする酸化膜耐圧特性に優れたシリコン単結晶の製造方法。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は、チョクラスキー法により製造された酸化膜耐圧特性の優れたシリコン単結晶およびその製造方法に関する。

(従来の技術)

従来、シリコン単結晶の育成に関して種々の方法が知られている。なかでも、石英坩堝内のシリコン融液に付けた種結晶を引き上げる事により単結晶棒を成長させるチョクラスキー法は工業的に広く用いられている。この方法で製造された単結晶ウェハ(以下、CZウェハと称する。)の酸化膜耐圧は、フローティング・ゾーン法により製造された単結晶ウェハ(以下、FZウェハと称する。)、およびチョクラスキー法により製造された単結晶基板にシリコン薄膜をエピタキシャル

成長させたウェハ（以下、epiウェハ）の酸化膜耐圧に比べて著しく低い事が知られている（例えば、小柳光正「サブミクロンデバイスⅡ、3ゲート酸化膜の信頼性」（昭和63年1月30日発行）、丸番（株）、p70）。にもかかわらず、CZウェハには種々の特徴があるため現在でもデバイス用材料として広く利用されている。しかし、近年、MOSデバイス集積度の増大にともないゲート酸化膜の信頼性工場が強く望まれるところとなり、酸化膜耐圧はその信頼性を決定する重要な材料特性の1つであるため、酸化膜耐圧特性の優れたCZウェハ及びその製造技術の開発が急務となっていた。ところが、従来の技術では、本発明者らが行った第2表に示す実験結果に見られるように、酸化膜耐圧特性の優れたCZウェハを製造することはできなかった。

（発明が解決しようとする課題）

第3図に示すように、チョクラルスキー法では石英ガラス製坩堝1に原料である多結晶シリコンを入れ、これをヒーターにより加熱して原料融液

- 3 -

であり、このような条件において作製されたシリコン単結晶から製造されたCZウェハは、第2図に示す実験結果に見られるように酸化膜耐圧特性（後述するCモード合格率）がepiウェハに比較して明らかに悪いものであった。

本発明は、デバイス製造用の酸化膜耐圧特性に優れたCZウェハが得られる従来に無いシリコン単結晶を提供する事、およびそのようなシリコン単結晶をチョクラルスキー法により工業的に製造するためのプロセス制御条件を定める事を目的とする。

（課題を解決するための手段）

本発明のシリコン単結晶は、チョクラルスキー法により製造された直径100mm以上のシリコン単結晶ウェハであって、上層がアルミニウム、下層がドーパされた多結晶シリコンからなる直径5mmの2層ゲート電極を有する多数個のMOSダイオードを該シリコン単結晶ウェハ上に実装し、基板シリコンから多数キャリアが注入される極性の直流電圧を各MOSダイオードに印加して電圧ラ

- 5 -

2とする。この後、種結晶3を原料融液2に浸漬し、種結晶3や坩堝1を回転させながら単結晶棒4を引き上げる。これらの操作は、通常、ガス導入口6から導入されたチャンバー5内を矢印で示したように流れる不活性ガスの雰囲気下で行なわれる。こういった方法でシリコン単結晶を成長させる場合のプロセス制御因子には、坩堝回転速度、種結晶回転速度、結晶成長雰囲気、融液温度、結晶引き上げ速度、その他多数のものがあり、これらの因子の内のどれがCZウェハの酸化膜耐圧特性を支配するかについては従来全く知られていなかった。また、epiウェハと同等の酸化膜耐圧を示すCZウェハが製造できたと言う報告も皆無であり、実際そのようなウェハは存在しなかった。例えば、従来のチョクラルスキー法による大直径（直径50mm以上）無転位シリコン単結晶の引き上げ速度は1.2mm/min以上（例えば、阿部孝夫「超LSIプロセスデータハンドブック、第1章 単結晶引き上げ技術」（昭和57年4月15日発行）、（株）サイエンスフォーラム、p64）

- 4 -

ンピング法により前記ウェハの酸化膜耐圧を評価した場合において、酸化膜を通して流れる電流密度が $1\mu A/cm^2$ の時の該酸化膜にかかる平均電界が8.0MV/cm以上を示すMOSダイオードの個数の割合が1ウェハに付き60%以上であることを特徴とする。

また、本発明のシリコン単結晶の製造方法は、チョクラルスキー法により直径100mm以上のシリコン単結晶を製造する方法において、結晶成長速度を0.8mm/min以下とすることを特徴とする。

（作用）

以下、図表を参照しながら、本発明の具体的構成と作用を説明する。

第1図は、本発明のシリコン単結晶の酸化膜耐圧を評価する際、シリコンウェハ上に実装したMOSダイオードの断面であり、シリコンウェハ11の上にSiO₂層12が形成され、その上に上層がアルミニウム1、下層がドーパされた多結晶シリコン13からなる直径5mmの2層ゲート電極1

- 6 -

5が形成されている。そしてこのような直径5mmの2層ゲート電極15を有するMOSダイオード9が、第2図に示すようにシリコンウェハ8(ゲート酸化により形成された SiO_2 膜を有するシリコンウェハ)上に多数個形成されている。

次に、本発明のシリコン単結晶における酸化膜耐圧特性に関する評価手段を第1表により説明する。チョクラルスキー法により製造された直径100mm以上のシリコン単結晶棒をスライスし、ラッピング、ポリッシングなど、通常、シリコンウェハを工業的に製造するために必要な諸工程を経て得られたウェハを洗浄し(1)、ゲート酸化を行って SiO_2 層を形成し(2)、多結晶シリコン膜を堆積させ(3)、この多結晶シリコンにイオン注入してドーピングする(6)。酸化前洗浄(4)及び多結晶シリコンの酸化(5)はイオン注入(6)の前処理である。ついで、アニール前洗浄(7)を行ない、ドライブアニールして多結晶シリコン中のドーパントを固溶化し(8)、多結晶シリコン酸化膜をエッチング除去し(9)、アル

— 7 —

との間に印加し、その電圧を時間に対してステップ状に増加させる方法である。本発明では、該電圧ランピング法の1ステップあたりの電圧増加を電界換算で0.25MV/cm、保護時間を200ms/ステップとし、第1図における SiO_2 相12を通して流れる電流密度が $1.0\mu\text{A}/\text{cm}^2$ となるとときに SiO_2 相12にかかる平均電界が8.0MV/cm以上を示すMOSダイオードの個数の割合(これをCモード合格率という)でシリコン単結晶の酸化膜耐圧特性を評価した。本発明のシリコン単結晶はCモード合格率が60%以上である。

第3図は、本発明が対象とするチョクラルスキー法によりシリコン単結晶棒を製造する装置の1例である。この装置の構成を簡単に述べると、ガス導入口6および排気口7を備えたチャンバー5内に、石英ガラス製坩堝1を回転に配置し、一方この坩堝1上方に、先端部に種結晶3をチャック(図示せず)によって保持する引上げワイヤを配置したものである。本発明は、第3図に示すよう

— 9 —

ミニウムを蒸着してアルミニウム層を形成する(10)。つぎに、直径5mmの2層ゲート電極を実装するためにリソグラフィー(11)によりポジレジスト膜をコートして、パターニングした後、アルミニウム層をエッチングし(12)、多結晶シリコン膜をエッチングして(13)、レジスト膜を除去する(14)。そして、水素アニールにより Si/SiO_2 界面を安定化した後(15)、表面にレジスト膜を塗布してMOSダイオードを保護し(16)、プラズマエッチングにより裏面多結晶シリコン膜を除去する(17)。表面に保護用のレジスト膜を再度塗布して(18)、裏面酸化膜をエッチングにより除去し(19)、p型の場合には金、n型の場合には金・アンチモン合金を蒸着して裏面電極を形成する(20)。最後に、保護用レジスト膜を除去した後(21)、電圧ランピング法により酸化膜耐圧特性を評価する(22)。電圧ランピング法とは、第1図において、基板シリコンから多数キャリアが注入される極性の直流電圧をアルミニウム層14と裏面電極

— 8 —

な装置により、坩堝1に収容した原料融液から単結晶棒4を引き上げ、固液界面でシリコン単結晶を成長させる際、その結晶引き上げ速度を0.8mm/min以下とする。引き上げ速度がこの値より大きいと、Cモード合格率が60%未満となって、従来のシリコン単結晶と同程度となる。しかしながら、引き上げ速度が0.8mm/min以下であると、Cモード合格率が上昇して60%以上、さらに、0.5mm/min以下でepiウェハとはほぼ同等の90%以上となり、ゲート酸化膜の信頼性が著しく向上する。

[実施例]

次に本発明の実施例を説明する。

第3図に示した装置を使用して、結晶引き上げ前の原料融液2の量を35~65kg、不活性ガスとしてのアルゴン吹き込み流量を50~100Nl/minとして、単結晶棒4を0.8mm/min以下の速度で引き上げ単結晶を成長させた。一方、本発明のシリコン単結晶との比較のために0.8mm/minを越える速度で引き上げた単結晶棒も製

— 10 —

第 1 表

No.	工 程	条 件
1	ウェハ洗浄	1.5wt%HF中60秒浸漬後、超純水中でリンス
2	ゲート酸化	1000℃乾燥酸素中で高温酸化、酸化膜厚約250 Å(別途、膜厚測定)
3	多結晶Si膜堆積	堆積温度640℃、非ドーパド(non-doped)ポリSi膜、膜厚5000 Å
4	酸化前洗浄	97% H_2SO_4 :31% H_2O_2 =3:1(Vol.)中1000℃で5分浸漬後、超純水中でリンスさらに、1.5wt%HF中60秒浸漬後、超純水中でリンス
5	多結晶Siの酸化	900℃乾燥酸素中で高温酸化、酸化膜厚約300 Å(別途、膜厚測定)
6	イオン注入	n型:80Å、ドーズ量 $5 \times 10^{14} cm^{-2}$ 、加速電圧30~35keV p型:80Å、ドーズ量 $10^{16} cm^{-2}$ 、加速電圧80keV
7	アニール前洗浄	97% H_2SO_4 :31% H_2O_2 =3:1(Vol.)中100℃で5分浸漬後、超純水中でリンスさらに、1.5wt%HF中60秒浸漬後、超純水中でリンス
8	F5177ニール	900℃窒素中30分
9	多結晶Si膜エッチング	40% NH_4F :50%HF=10:1(vol.)中
10	Al蒸着	抵抗加熱蒸着、厚さ2000~5000 Å
11	リソグラフィ	ポジレジスト、厚さ1 μm
12	Alエッチング	85% H_3PO_4 :70% HNO_3 =19:1(vol.)中
13	多結晶Si膜エッチング	反応性プラズマエッチング、 CF_4
14	レジスト除去	C洗浄(J100中100℃ 10分 x 2回、トリクレン中86℃ 5分 x 2回、トリクレン中86℃ 10分 x 1回後、赤外線乾燥)
15	水素アニール	H_2 (2×10^3 cc/min)+ N_2 (10×10^3 cc/min) 中400℃ 30分
16	レジスト塗布	レジスト厚さ2 μm
17	多結晶Si膜エッチング	反応性プラズマエッチング、 CF_4
18	レジスト塗布	レジスト厚さ2 μm
19	多結晶Si膜エッチング	40% NH_4F :50%HF=10:1(vol.)中
20	表面電極蒸着	電子衝撃加熱、厚さ約2000 Å、p型: Au.n型: AuSb
21	レジスト除去	C洗浄(J100中100℃ 10分 x 2回、トリクレン中86℃ 5分 x 2回、トリクレン中86℃ 10分 x 1回後、赤外線乾燥)
22	電圧ランピング	電圧ランピング法

造した。得られたシリコン単結晶ウェハの製造条件および特性を第2表に示す。なお、試料No. 5は、原料多結晶シリコンを融液2に連続的に供給しつつ、0.4 mm/minの速度で単結晶棒を引き上げた。また、試料No. 9および10は、磁場を加えながら単結晶棒を引き上げた。これらの単結晶棒からウェハを切り出し、ラッピング、ポリッシングなど、通常、シリコンウェハを工業的に製造するために必要な工程を経て、片面が鏡面のCZウェハを作製した。

これらCZウェハの酸化膜耐圧特性は、前述のように、第1表の工程によりCモード合格率を求め、評価した。第2表に示す結果から明らかなように、結晶引き揚げ速度を0.8 mm/min以下とすることにより、従来予想もできなかった高レベルでCZウェハの酸化膜耐圧特性が著しく向上するものであった。

- 11 -

第 2 表

試料 No.	結晶引き上げ速度 [mm/min]	Cモード合格率 [%]	抵抗値 (Ωcm)	酸素濃度 [$10^{17}/cm^3$]	炭素濃度 [$10^{15}/cm^3$]	型	面方位	分類	備考
1	0.4	94~100	6.08	7.23	<1.00	P	(100)K	H	
2	0.4	94~100	8.21	8.66	3.72	P	(100)	H	
3	0.4	94~100	10.45	9.81	5.56	P	(100)	H	
4	0.4	94~100	11.37	10.74	<1.00	P	(100)	H	
5	0.4	94~100	15.74	11.47	<1.00	P	(100)	H	結晶棒
6	0.5	93~100	12.33	9.25	10.44	P	(100)	H	
7	0.5	93~100	3.54	9.83	<1.00	N	(100)	H	
8	0.5	93~100	1.01	8.25	<1.00	P	(100)	H	
9	0.4	94~100	8.89	3.21	2.94	N	(100)	H	磁場
10	0.4	94~100	9.44	4.74	<1.00	P	(100)	H	磁場
11	0.4	93~99	8.86	9.29	<1.00	P	(111)K	H	
12	0.4	93~99	10.96	8.67	<1.00	N	(111)K	H	
13	0.6	85~94	12.71	10.38	4.11	P	(100)	H	
14	0.7	73~88	8.52	9.99	<1.00	P	(100)	H	
15	0.8	60~84	6.44	7.85	1.19	P	(100)	H	
16	0.9	35~85	11.33	11.62	<1.00	P	(100)	R	
17	1.1	12~44	10.45	9.99	<1.00	N	(100)K	R	
18	1.5	8~28	10.87	10.42	1.23	P	(100)	R	
19	-	93~100	15.35	-	-	P	(100)	R	opt. 9.4
20	2.0	7~25	8.26	10.44	<1.00	P	(100)	R	

- 13 -

【発明の効果】

以上詳述したように、本発明のCZウェハは従来にない優れた酸化膜耐圧特性を有するため、ゲート酸化膜の信頼性が高く、MOSデバイス用のウェハに適する。

4. 図面の簡単な説明

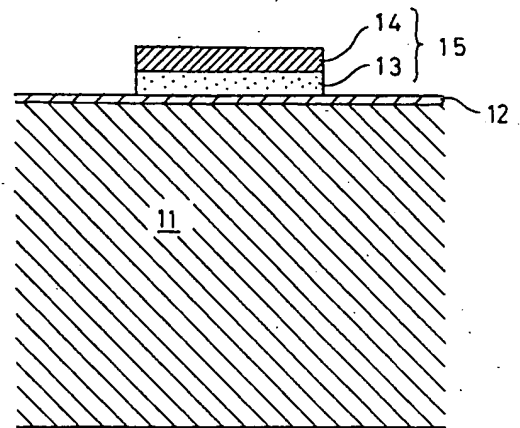
第1図は本発明シリコン単結晶の酸化膜耐圧特性を評価するためにシリコンウェハ上に実装したMOSダイオードの一部断面図、第2図はMOSダイオードを実装した該ウェハの平面図、第3図はチョクラスキー法において用いられる製造装置の一例の構成を示す図である。

- 1…石英ガラス製坩堝、2…原料融液、
- 3…種結晶、4…シリコン単結晶棒、
- 5…チャンバー、6…ガス導入口、7…排気口、
- 8…ゲート酸化により形成された SiO_2 膜を有するシリコンウェハ、
- 9…MOSダイオード(電極直径5mm)、
- 10…MOSダイオード(電極直径1, 2, 3,

- 14 -

4. 6 nm)、
 11…基板シリコン、
 12…SiO₂膜(厚さ約250Å)、
 13…多結晶シリコン層(厚さ約5000Å)、
 14…アルミニウム層(厚さ2000~5000Å)、
 15…2層ゲート電極。

第 1 図



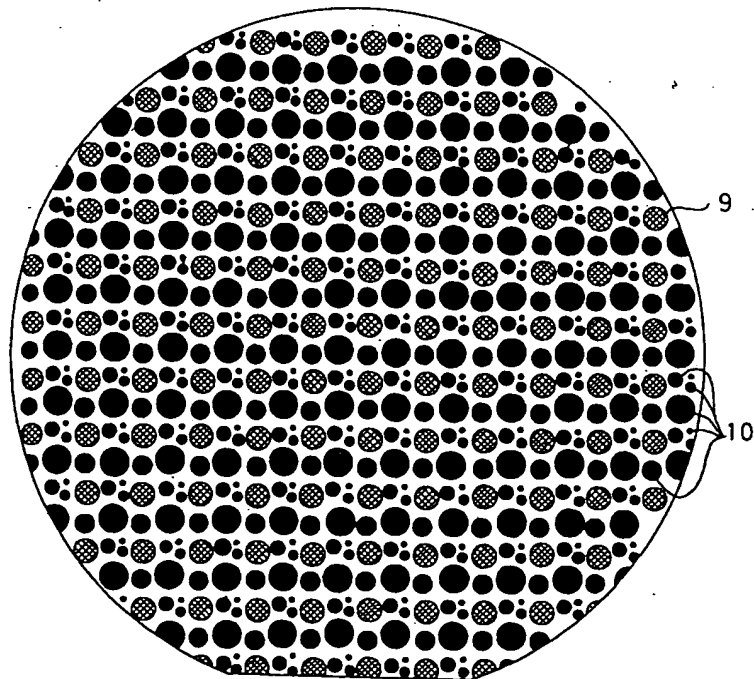
特許出願人

新日本製鐵株式会社
 ニッテツ電子株式会社

代理人 弁理士 八 田 幹 雄 (ほか1名)

- 15 -

第 2 図

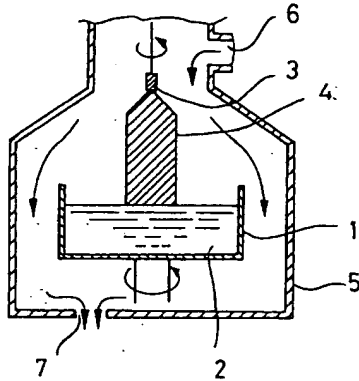


手続補正書

平成1年7月28日

特許庁長官 吉田 文 毅 殿

第 3 図



1. 事件の表示
平成1年 特許願 第86,505号
2. 発明の名称
酸化膜耐圧特性の優れたシリコン単結晶及びその製造方法

3. 補正をする者
事件との関係 特許出願人
住 所 東京都千代田区大手町二丁目6番3号
名 称 (665) 新日本製鐵株式会社
代表者 西 藤 裕

4. 代理人
住 所 東京都千代田区二番町11番地9 ダイアパレス二番町
氏 名 (7234) 弁理士 八 田 幹 雄
電 話 03-230-4766番

5. 補正命令の日付
自発補正

6. 補正の対象
(1) 願書の「発明者」の氏名の欄
(2) 明細書の「発明の詳細な説明」の欄
(3) 図面の第2図

方 式 審 査 関



7. 補正の内容

- (1) 別紙添付の訂正願書のとおり、発明者の氏名を更正する。
- (2) 以下のとおり、明細書を補正する。
イ) 第3頁第1行に記載の「epiウエハ」の後に、「と称する。」を挿入する。
ロ) 第3頁第9行に記載の「工場」を「向上」と訂正する。
ハ) 第5頁第2行に記載の「第2図」を「第2表」と訂正する。
ニ) 第6頁第19行に記載の「アルミニウム1」を「アルミニウム14」と訂正する。
ホ) 第9頁第4行に記載の「保護時間」を「保持時間」と訂正する。
ヘ) 第9頁第5行および第7行に記載の「SiO₂ 相」を「SiO₂ 層」とそれぞれ訂正する。
ト) 第11頁第14行に記載の「引き揚げ速度」を「引き上げ速度」と訂正する。
- (3) 別紙のとおり、第2図中に符号8およびその引出線を加入する。

8. 添付書類の目録

- | | |
|---------------|-----|
| (1) 誤記理由書 | 1通 |
| (2) 在籍・不在籍証明書 | 1通 |
| (3) 譲渡証書 | 各1通 |
| (4) 同意書 | 各1通 |

第 2 図

